

GNU Make

explizite Regeln:

```
HelloWorld.o:      HelloWorld.C HelloWorld.h
                   gcc -Wall -O -c -o HelloWorld.o HelloWorld.C
```

```
HelloWorld:        HelloWorld.o
                   gcc -Wall -O -o HelloWorld HelloWorld.o
```

all und clean:

```
all:               HelloWorld
```

```
clean:
                  rm -f *~ *.o HelloWorld core
```

Variablen

```
CC = gcc
```

```
CFLAGS = -Wall -O
```

```
HelloWorld.o:      HelloWorld.C HelloWorld.h
                   $(CC) $(CFLAGS) -c -o HelloWorld.o HelloWorld.C
```

\$(VAR) Wert von VAR

\$\$ Dateiname des Ziels

\$\$< Dateinamen der Inputdateien

implizite Regeln

```
# Produktionsregel
```

```
%.o:               %.c
                   $(CC) $(CFLAGS) -c $$<
```

```
# Abhängigkeiten
```

```
HelloWorld.o:      HelloWorld.C HelloWorld.h
```